



JUMPERS:
 JP1 = PIC ACCESS
 JP2 = IDE ACCESS
 IN IDE ACCESS:
 JP4 ON = MASTER
 JP4 OFF = SLAVE
 REMOVE JP3 THROUGH
 JP13 FOR ISOLATION

GND	1	2	D3
D4	3	4	D5
D6	5	6	D7
CE1	7	8	A10
OE	9	10	A7
A8	11	12	A6
Vcc	13	14	A9
A5	15	16	A4
A3	17	18	A2
A1	19	20	D1
D0	21	22	WP
D2	23	24	CD1
CD2	25	26	D12
D11	27	28	D14
D13	29	30	CE2
D15	31	32	IORD
VS1	33	34	IOWR
IOWR	35	36	WE
RDY/BSY	37	38	Vcc
CSEL	39	40	VS2
RESET	41	42	WAIT
INPACK	43	44	REG
BVD2	45	46	BVD1
D8	47	48	D9
D10	49	50	GND

J6
HEADER 25X2

RESET	1	RST	2	GND	2	GND
D7	3	D7	4	D8	4	D8
D6	5	D6	6	D9	6	D9
D5	7	D5	8	D10	8	D10
D4	9	D4	10	D11	10	D11
D3	11	D3	12	D12	12	D12
D2	13	D2	14	D13	14	D13
D1	15	D1	16	D14	16	D14
D0	17	D0	18	D15	18	D15
GND	19	D0	19	D15	19	D15
GND	20	GND	20	NC	20	NC
IOWR	23	DRQ	21	GND	22	GND
IORD	25	IOWR	23	GND	24	GND
WAIT	27	IORD	25	GND	26	GND
GND	19	IORDY	27	GND	28	GND
RDY/BSY	31	DACK	29	GND	30	GND
A1	33	INTRQ	31	GND	32	WP
A0	35	IOCS16	33	GND	34	BVD1
CE1	37	PDIAG	35	GND	36	A2
BVD2	39	CS0	37	GND	38	CE2
		DASP	39	GND	40	GND

J2
IDE CON-40

ARMA Design, Inc.			
Title	CompactFlash Card Development Kit		
Size	Document Number		Rev
B	1		A
Date:	Wednesday, January 31, 2001	Sheet	1 of 1